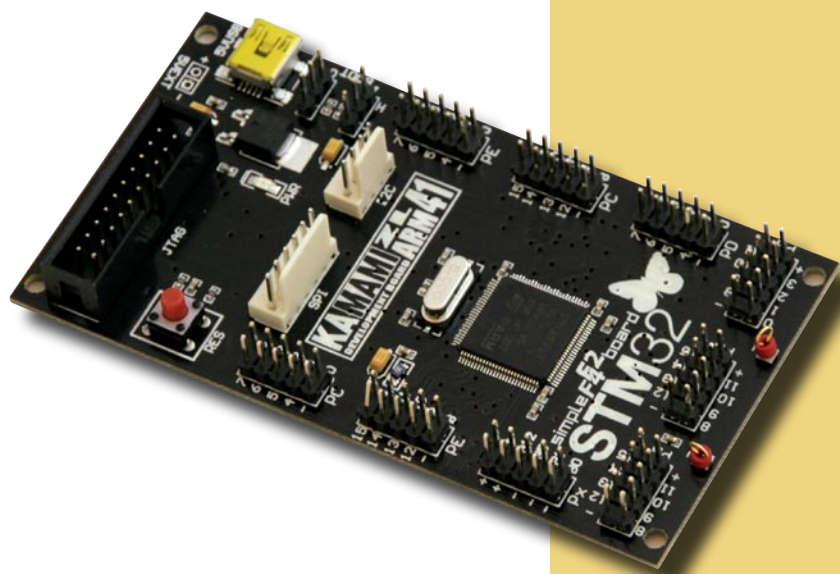


# Minikomputer z mikrokontrolerem STM32F217/STM32F417



simple **F4** board  
**STM32**

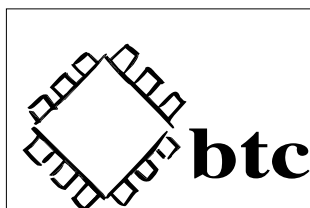
*ZL41ARM to jednopłytkowy komputer z mikrokontrolerem STM32F2 (Cortex-M3) lub STM32F4 (Cortex-M4). Duża liczba dostępnych linii GPIO pozwala stosować go jako uniwersalny system mikroprocesorowy o dużej wydajności obliczeniowej, co wynika m.in. z nowoczesnej konstrukcji i dużej częstotliwości taktowania CPU.*

## Podstawowe parametry

- ▶ Mikrokontroler **STM32F217VG** (ARM Cortex-M3, 1024 kB Flash, 128 kB RAM) lub **STM32F417VG** (ARM Cortex-M4, 1024 kB Flash, 192 kB RAM)
- ▶ Rezonator kwarcowy 8 MHz
- ▶ Linie I/O mikrokontrolera wyprowadzone na złącza szpilkowe
- ▶ Złącze interfejsu JTAG (20-pinowe)
- ▶ Zasilanie z portu USB (mini USB)
- ▶ Zworki umożliwiające wybór trybu bootowania
- ▶ Przycisk reset
- ▶ Złącza I<sup>2</sup>C i SPI zgodne ze standardem Kamami do dołączenia dodatkowych modułów

## Wyposażenie standardowe

Kod	Opis
ZL41ARM_F2	▶ Zmontowany minikomputer z mikrokontrolerem STM32F217VG
ZL41ARM_F4	▶ Zmontowany minikomputer z mikrokontrolerem STM32F417VG



BTC Korporacja  
05-120 Legionowo  
ul. Lwowska 5  
tel.: (022) 767-36-20  
faks: (022) 767-36-33  
e-mail: [biuro@kamami.pl](mailto:biuro@kamami.pl)  
<http://www.kamami.pl>

Zastrzegamy prawo do wprowadzania zmian bez uprzedzenia.

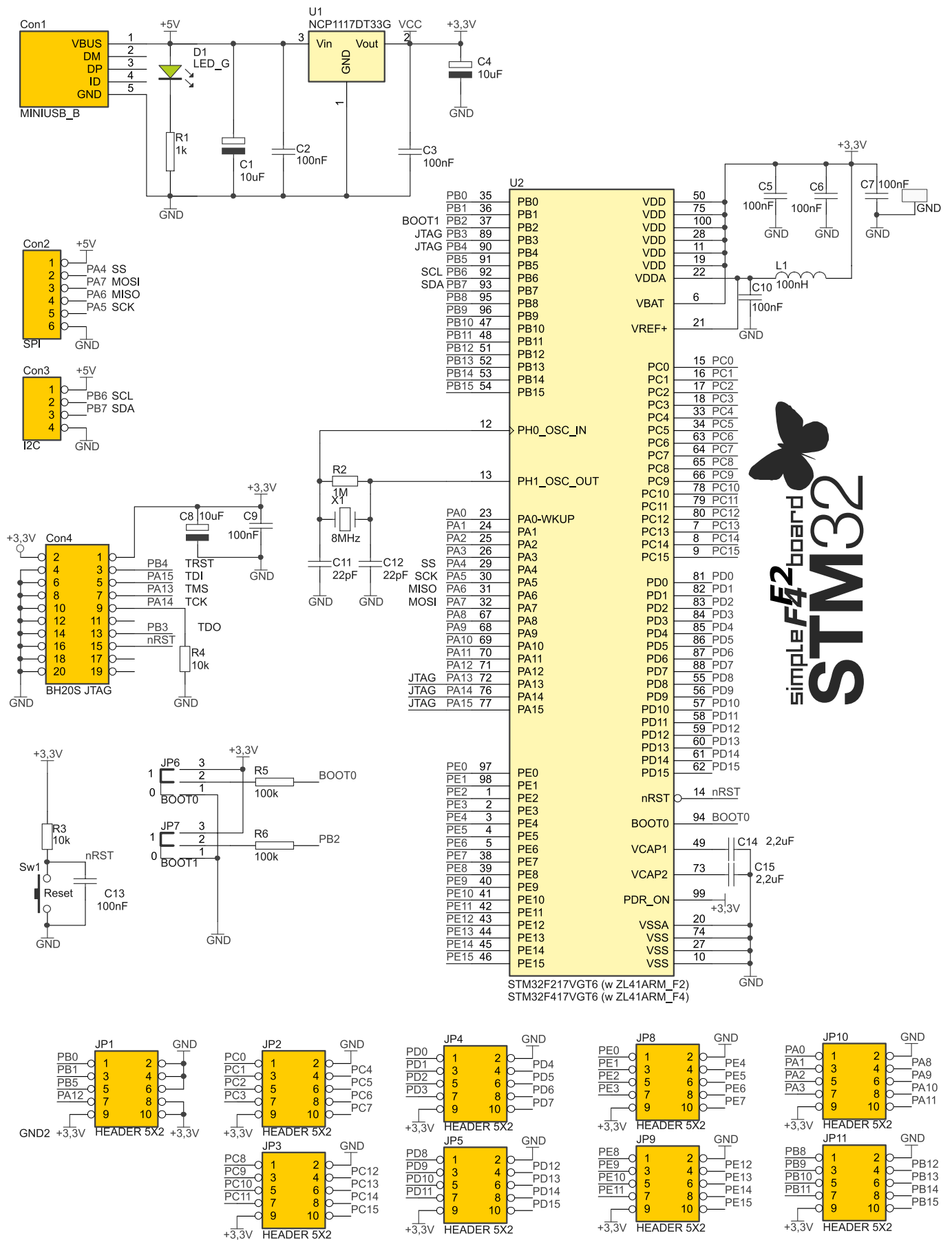
Oferowane przez nas płytki drukowane mogą się różnić od prezentowanej w dokumentacji, przy czym zmianom nie ulegają jej właściwości użytkowe.

BTC Korporacja gwarantuje zgodność produktu ze specyfikacją.

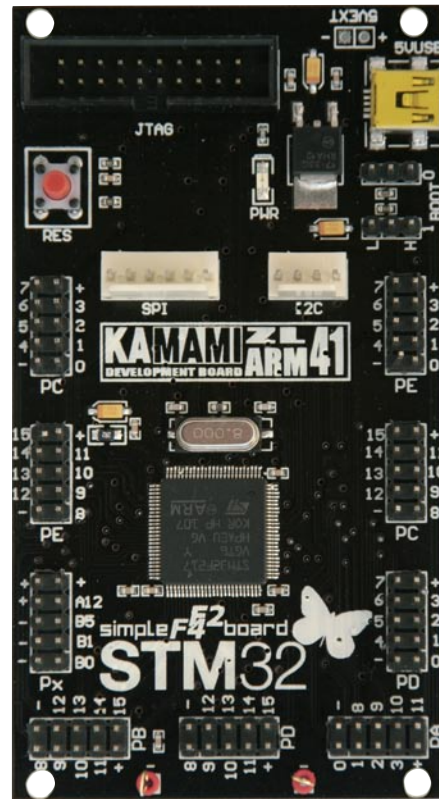
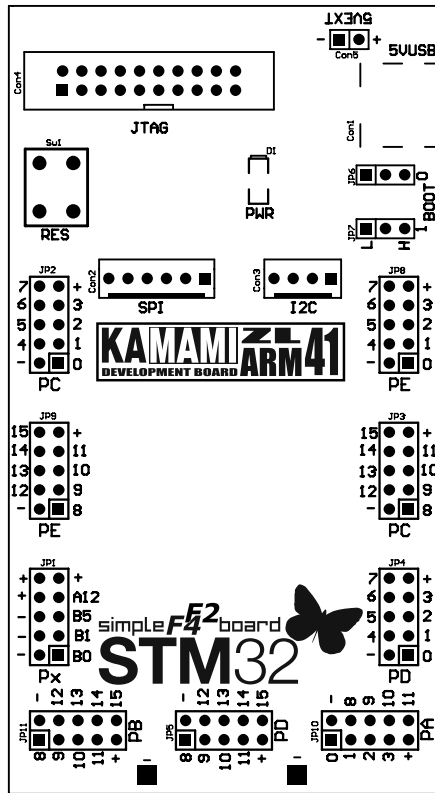
BTC Korporacja nie ponosi odpowiedzialności za jakiegokolwiek szkody powstałe bezpośrednio lub pośrednio w wyniku użycia lub nieprawidłowego działania produktu.

BTC Korporacja zastrzega sobie prawo do modyfikacji niniejszej dokumentacji bez uprzedzenia.

# Schemat elektryczny



## Rozmieszczenie elementów



## Zworki BOOT

Zestaw ZL41ARM wyposażono w zworki BOOT0 oraz BOOT1 (JP6 i JP7) umożliwiające wybór pamięci, z której uruchomiony zostanie mikrokontroler (tab. 1).

Tab. 1. Ustawienia zworki BOOT i zależne od nich aktywne obszary pamięci startowych

BOOT0	BOOT1	Obszar pamięci
0	X	Pamięć Flash
1	0	Pamięć systemowa (bootloader)
1	1	Pamięć RAM